CompactPCI CPUボード **a P C I - 9 0 2 0** ユーザーズマニュアル



- 1. 2.
- 3.
- 4.

# 保証規定

# 1. 保証の範囲

1.1

# 1.2

1.3

# 2. 保証条件

2.1

2.2

2.3

2.4

2.5

ご注意	i
製品の保証について	ii
保証規定	ii
1. 保証の範囲 9. 保証冬代	ii
2. 床ա示干	iv
日 八	····· V
はじめに	vii
安全上のご注意	viii
∠• <li>.</li>	V111
⚠ <sub>注意</sub>	ix
M E M O	x
第1章	1
製品概要	1
1.1 概要	2
1.2 製品構成表	2
1.3 各部の名称	
1.4 CD - ROM ドライブ接続方法	6
第2章	
初期設定と実装	
2.1 ボード上のコネクタ	9
2.2 コネクタピンアサイン	
2.3 スイッチとジャンパなどの設定	24
第3章	
BIOSセットアップ	29
3.1 メニューと項目	
3.2 STANDARD CMOS SETUP メニュー	

# 目 次

3.3 BIOS FEATURES SETUP メニュー	34
3.4 CHIPSET FEATURES SETUP メニュー	36
3.5 POWER MANAGEMENT SETUP $\nearrow = -$	36
3.6 PNP/PCI CONFIGURATION メニュー	38
3.7 INTEGRATED PERIPHERALS メニュー	39
3.8 LOAD BIOS DEFAULT $\checkmark = -$	10
3.9 LOAD SETUP DEFAULT メニュー	10
3.10 SUPERVISOR PASSWORD $\checkmark = -$	11
3.11 USER PASSWORD メニュー	11
3.12 IDE HDD DETECTION メニュー	11
第4章4	13
その他の機能4	13
4.1 ウォッチドッグタイマ機能4	14
4.2 温度監視機能	16
第5章4	18
製品仕様4	18
製品のメンテナンスについて	. a
製品のお問い合わせについて	. b

DOS/V

Windows®

DOS/V

Windows®

DOS/V

Windows®



# $\underline{\mathbb{A}}$

IC



第1章 製品概要

#### 1.1 概要

aPCI-9020 は、米国 PICMG (PCI Industrial Computers Manufactures Group)による産業用の PCI 規格である CompactPCI 規格に準拠したシング ルボードコンピュータです。

PC/AT 互換機のマザーボード機能を持った EPSON 社製カードプロセッサ を搭載し、6U サイズで基本性能はもちろん、VGA、 LAN、Compact Flash を搭載したオールインワン設計となっています。

### 1.2 製品構成表

aPCI-9020の製品構成はオプション構成により以下のような型番がライン ナップされます。

aPCI-9020/

CPU 動作周波数

3 : Geode GXLV Processor 300MHz

(Geode GXLV Processor 200MHz を希望の場合は弊社まで連絡ください)

メモリ容量 1

3:32MB

6:64MB

オプション 2

B:無し

S:FDD/HDD 付属

F:FDD/HDD/CD-ROM 付属

1 メモリは CARD/PCI にオンボードで実装されているので購入後の変 更、増設はできません。

2 オプションで B を選択した場合、パネルの穴が S または F と異なるため購入後の変更はできません。

本ボードに標準で添付される付属品は、Bシリーズで4点、Sシリーズで6 点、Fシリーズでは7点になります。開封後、すぐにご確認ください。 付属品の添付には万全を期しておりますが、万一、不良品や不具合等があり ましたら、お買い求めの販売店もしくは弊社までご連絡ください。

1	a P C I - 9 O 2 O 本体
2	キーボード / マウス分岐ケーブル
3	ユーザーズマニュアル(本書)
4	お客様登録カード/保証書 3
5	IDE 延長ケーブル(xxB シリーズには添付されません)
6	電源ケーブル (xxB シリーズには添付されません)
7	CD-ROM Drive (xxB、xxS シリーズには添付されません)

3 お客様カードにご記入の上、是非ともご返送ください。お客様がお買 い求めになったボードに万一の故障があった場合などに素早く対応できま す。また、よろしければ裏面のアンケートにもご協力ください。アドテック システムサイエンスは今後もお客様の声を活かした製品作りを心掛けてま いります。

デバイスドライバに関して

本製品には、デバイスドライバが添付されておりません。

2001 年 7 月現在、以下の Web サイトからデバイスドライバをダウンロード することが可能ですのでご利用下さい。

LAN 用ドライバ

<u>http://developer.intel.com/design/network/products/lan/controllers/</u> 82559er.htm

CARDPCI/GX 用ドライバ http://www3.epson.co.jp/

諸事情によりWebアクセスが不可能な場合、リンクがつながらない為ドライ バが見あたらない等不明な点ございましたら 当社営業または代理店の方ま でご相談下さい。 第1章 製品概要

#### 1.3 各部の名称

ジャンパとコネクタの設定に関しては第2章をご覧ください。

フロントパネル

以下にフロントパネルの各部について説明します。

KeyBord & PS/2

添付分岐ケーブルによりキーボード、マウスを接続するコネクタです。 直接繋ぐ場合、キーボードのみ使用できます。

COM1、COM2

16550 互換の UART によるシリアルポートです。 COM2 のみジャンパの設定で RS-422/RS485 をご使用になれます。 詳細は後述 ジャンパ設定 をご覧下さい。

LPT

プリンタポートです。

BIOS の設定により、SPP、EPP1.7, EPP1.9、ECP, ECP+EPP の設定が可能です。

VIDEO

D-SUB9 ピンインターフェースのディスプレイに繋ぐことにより、最大 1280 × 1024 での表示が可能になります。

Ethernet

10Base-T / 100Base-TX オートネゴシエーション切り替え対応の LAN イン ターフェースです。i82559ER を使用しています。

各種 LED

- PWR : 3.3V が投入されると点灯します。
- HDD : HDD にアクセスすると点滅します。オープンドレイン出力です。
- LINK : Ethernet で オートネゴシエーション等により Link が確立すると 点灯します。
- ACT : Ethernet 上のパケットが到着すると点滅します。



パネル図

本パネル図右は、aPCI-9020/3xBに適用されます。

本パネル図左は、aPCI-9020/33S、aPCI-9020/36 Fに適用されます。 1.4 CD - ROM ドライブ接続方法

#### aPCI - 9020 / xxB の場合

添付の IDE 延長ケーブルを用います。

- 1.本体の電源スイッチを OFF してください。
- 2 . ボード右上端にある IDE コネクタ(CN5 または CN6)に IDE 延 長ケーブルをつなぎます。

CD-ROM ドライブの電源は添付の電源ケーブルを使用するか、または 別途ご用意いただき電源をとってください。

注意:外部で CD - ROM または HDD を接続する場合、ラックのシス テムスロット右側に十分な空きを用意してから CPU ボードを挿入し てください。ケーブルへの不具合が発生する可能性があります。

CD-ROM ドライブ 又は HDD ドライブ



aPCI - 9020 / xxS、aPCI - 9020 / xxF の場合 添付の IDE 延長ケーブルを用います。

- 1.本体の電源スイッチを OFF してください。
- 2 . 前面パネルにある IDE コネクタに IDE 延長ケーブルをつなぎま す。

CD-ROM ドライブの電源は添付の電源ケーブルを使用するか、または 別途ご用意いただき電源を供給してください。



# 第2章 初期設定と実装

第2章 初期設定と実装

# 2.1 ボード上のコネクタ

CPU ボード上のコネクタは、他のデバイスへのインターフェイスを 提供しています。

以下にメインボードのコネクタ位置について記します。



## 図 2 - 1 メインボード上のコネクタ位置

リファレンス	機能
CN1	Ethernet RJ-45 コネクタ
CN2	CompactFlash コネクタ ( PrimaryIDE へ接続済み )
CN3	CARD PCI 接続用
CN4 / CNFDD	フロッピーディスクドライブ用
CN5	3.5 インチ E-IDE (Primary)
CN6	3.5 インチ E-IDE (SECONDARY)
CN7	COM1
CN8	COM2
CN10	Keyboard / Mouse 兼用 PS/2 ポート
CN11	パラレル
CN13	VGA
CN15	ATX 電源(未実装)
SW1	プッシュボタンリセット
J1	CompactPCI J1 コネクタ
J2	CompactPCI J2 コネクタ
J3	CompactPCI J5 コネクタ(未実装)

#### 補足

- PrimaryIDE HDD / CD - ROM 等の IDE 機器接続用コネクタです。 制限事項: CompactFlash の設定をマスタに設定した場合、Slave のみ接続可能となります。
- Secondary IDE HDD / CD - ROM 接続用の IDE コネクタです。 JP7 で使用可 / 不可の切り替えができます。
- 3 . CompactFlash TrueIDE タイプの CompactFlash を接続できます。 JP4 の設定により Master / Slave の切り替えができます。 制限事項: Master に設定した場合、BIOS で Slave を None にする か PrimaryIDE に Slave 機器を接続してください
- 4 . ATX コネクタ

別途 ATX 電源を用意していただくことにより、単体で動作が可能です が、ジャンパ設定が必要です。 詳細はジャンパ設定をご覧ください

# 2.2 コネクタピンアサイン

CN1: Ethernet RJ-45 コネクタ

ピン NO.	説明
1	TX +
2	TX -
3	RX +
4	NC
5	NC
6	RX -
7	NC
8	NC

解説:

TX+、TX-が送信側、RX+,RX-が受信側の信号です。差動信号を使用することにより安定動作が望めます。

一般的な Ethernet ハブへの配線にはカテゴリ5 に準拠したストレートケー ブルを、1対1 配線の場合はクロスケーブルをそれぞれご使用下さい。

CN2: CompactFlash コネクタ

ピン NO.	説明	ピン NO.	説明
1	GND	2	Data3
3	Data4	4	Data5
5	Data6	6	Data7
7	Card Enable1#	8	Address10(GND)
9	ATA Select#(GND)	1 0	Address9(GND)
1 1	Address8(GND)	12	Address7 (GND)
13	VCC	14	Address6(GND)
15	Address5(GND)	16	Address4 (GND)
17	Address3(GND)	18	Address2
19	Address1	20	Address0
21	Data0	22	Data1
23	Data2	24	IOIS#(NC)
25	Card Detection2#(NC)	26	Card Detection1#(NC)
2 7	Data11	28	Data12
29	Data13	3 0	Data14

3 1	Data15	32	Card Enable2#
33	Vcc Voltage Sense1#(NC)	34	I/O Read#
35	I/O Write#	36	Write Enable#(Vcc)
37	Interrupt Request	38	Vcc
39	Card Select#	4 0	VccVoltageSense2#(NC)
4 1	Reset#	42	I/O Ready
43	Input Acknowledge#(NC)	44	Vcc
4 5	DiskActive/Slave Present#	46	Pass Diagnostic#
47	Data8	48	Data9
4 9	Data10	50	GND

TrueIDE 接続された CompactFlash のインターフェースです。TrueIDE と は、CompactFlash ATA カード機能で、CompactFlash を IDE ポートに直 接繋ぐ電気的仕様のことを言います。デフォルトでは Primary Slave に接 続されていますが JP4 を接続する事により Master 接続にすることが可能 です。電源端子には過電流保護素子を使用していますので、万が一、ショー トしたときも安心です。

また、TrueIDE ですので、電源を入れたままの挿抜はできません。必ず電源を落としてから挿抜してください。

ピン NO.	説明
1	Disk Change Status#
2	Write Protect#
3	Index Pulse#
4	Track 0#
5	Read Data#
6	High Density Select
7	Write Enable#
8	Head Select#
9	Head Stepper#
1 0	Head Stepper Direction#
1 1	Write Data#
12	Drive Select0#
13	MTR0#
14	GND
1 5	IRQ15

CN3:CRAD PCI 接続用

16	IRQ7
17	GND
18	IRQ4
19	GND
20	IRQ3(NC)

このコネクタには、主に FDD の信号、ISA の IRQ 信号が出力されています。

FFC(フレキシブル・フラット・ケーブル)で配線しておりますので、 CARDPCI を再取り付けする際には接続不良が起こらないように注意しな がら接続してください。

ピン NO.	説明	ピン NO.	説明
1	GND	2	DENSEL
3	GND	4	NC DS0#
5	NC	6	NC DSHG#
7	GND	8	INDEX#
9	GND	1 0	MTR0#
1 1	GND	12	NC
13	GND	14	DR0#
15	GND	16	NC
17	GND	18	DIR#
19	GND	20	STEP#
21	GND	22	WDATA#
23	GND	24	WGATE#
25	GND	26	TRK0#
27	GND	28	WP#
29	NC	30	RDATA#
3 1	GND	32	HDSEL#
33	NC	3 4	DSKCHG#

CN4:フロッピーディスクドライブ用

解説:

3.5Inch の標準 FDD を使用する際に接続するコネクタです。CNFDD コネ クタと同時に使用することは出来ません。CNFDD を使用する場合は、必ず 未接続にしてください。

ピン NO.	説明	ピン NO.	説明
1	Reset#	2	GND
3	Data7	4	Data8
5	Data6	6	Data9
7	Data5	8	Data10
9	Data4	1 0	Data11
1 1	Data3	12	Data12
13	Data2	14	Data13
15	Data1	16	Data14
17	Data0	18	Data15
19	GND	20	NC
2 1	DMA Request#	22	GND
23	IO Write#	24	GND
25	IO Read#	26	GND
27	IO Ready	28	NC
29	DMA Acknowledge#	30	GND
3 1	Interrupt	32	NC
33	Address1	34	PDIAG#
35	Address0	36	Address2
37	Chip Select0#	38	Chip Select1#
39	DASP#	4 0	GND

CN5: 3.5 インチ IDE コネクタ (Primary)

CN5 は Master 用 IDE ポートです。 Master 側は標準で Slave 側に CompactFlash が接続されています。 Master のみ UDMA33 に対応しています。

CN6: 3.5 インチ IDE コネクタ (Secondary)

ピン NO.	説明	ピン NO.	説明
1	Reset#	2	GND
3	Data7	4	Data8
5	Data6	6	Data9
7	Data5	8	Data10
9	Data4	1 0	Data11
1 1	Data3	12	Data12
13	Data2	14	Data13

15	Data1	16	Data14
17	Data0	18	Data15
19	GND	20	NC
2 1	DMA Request#(NC)	22	GND
23	IO Write#	24	GND
25	IO Read#	26	GND
27	IO Ready	28	NC
29	DMA Acknowledge#(NC)	30	GND
31	Interrupt	32	NC
33	Address1	34	PDIAG#
35	Address0	36	Address2
37	Chip Select0#	38	Chip Select1#
39	DASP#	4 0	GND

CN5 は Master 用、CN6 は Slave 用 IDE ポートです。

Master 側は標準で Slave 側に CompactFlash が接続されています

Slave 側は ISA 接続ですので、PnP は使用できません。Windows9x ではハードウエアウイザードを使用して認識させる必要があります。

Master のみ UDMA33 に対応しています。

CN7: COM1コネクタ(RS-232C)

ピン NO.	説明
1	Data Carrier Detect1
2	Receive Data1
3	Transmission Data1
4	Data Terminal Ready1
5	GND
6	Data Set Ready1
7	Request To Send1
8	Clear To Send1
9	Ring Indicator1

	$(10^{-202})^{-422}$			
ピン NO.	説明			
1	Data Carrier Detect2 / Transmission Data2 -			
2	Receive Data2 / Transmission Data2 +			
3	Transmission Data2 / Receive Data2 +			
4	Data Terminal Ready2 / Receive Data2 -			
5	GND			
6	Data Set Ready2 / Request To Send2 -			
7	Request To Send2 / Request To Send2 +			
8	Clear To Send2 / Clear To Send2 +			
9	Ring Indicator2 / Clear To Send2 -			

CN8: COM2 コネクタ (RS-232C / 422 / 485)

解説:

COM1 は 16550 互換 RS-232C ポートです。BIOS の設定により割り込み を変更することが出来ます。

COM2 は以下の設定により RS-232C/RS-422/RS485 の切り替えが可能で す。

切り替える際には分解が必要となりますので、必要の際は当社営業まで連絡いただければ再設定いたします。

なお、J17は TXD のターミネート

J18は RXD のターミネート

J19 は CTS のターミネート

の設定が可能です。ターミネートが必要な場合、「2-3」ショートしてください。

第2章 初期設定と実装

# COM2 のジャンパ設定

RS-232C/422/485モード切り換え

ジャンパ	RS-232Cモード	RS−422∕485モード
J4~J12	1-2ショート	2-3ショート
	※J4~J16全て1-2ショート。	※COM2_DTR#とCOM2_DSR#を接続。 ※COM2_DCD#とCOM2_CTS#を接続。 ※COM2_RI#=Low。

RS-422/485モード時

ジャンパ	全二重接続		半二重接続	
	RTS、CTSを 相手機器と接続する場合。	相手機器にRTS、 CTSが無い場合。		
J 1 3	1-2ショート	1-2 ショート	2-3ショート	
J 1 4	1-2 ショート	1-2 ショート	2-3ショート	
J 1 5	1-2ショート	1-2 ショート	2-3ショート	
J16	1-2 ショート	2-3ショート	2-3ショート	
			※データラインはTXDだけとなり、 RTS信号(モデムコントロールレジスタD1) により送受信を切り換える。	

### COM2 周辺回路図 (参考資料)



CN10:キーボ-	・ド/マウスコネクタ	(PS/2)

ピン NO.	説明
1	Mouse Data
2	NC
3	GND
4	+5V
5	Mouse Clock
6	NC

PS/2 互換 キーボード、マウス兼用ポートです。PS/2 マウスをご使用の際 には付属の分岐ケーブルをご使用下さい。

キーボードを直接接続することによりキーボードのみの制御も可能です。

CN11: パラレルポートコネクタ

ピン NO.	説明	ピン NO.	説明
1	Strobe#	2	Data0
3	Data1	4	Data2
5	Data3	6	Data4
7	Data5	8	Data6
9	Data7	10	Acknowledge
1 1	Busy	12	Paper Empty
13	Printer Select	14	Auto Form Feed#
15	Error#	16	Initialize
17	Printer Select IN#	18	GND
19	GND	20	GND
2 1	GND	22	GND
23	GND	24	GND
2 5	GND		

解説:

双方向通信用 LPT ポートです。

BIOS の設定により ECC, EPP, SPP 等の設定、割り込み、DMA チャンネル の設定が可能です。

ピン NO.	説明
1	Red
2	Green
3	Blue
4	NC
5	GND
6	GND
7	GND
8	GND
9	NC
1 0	GND
1 1	CRT Sence(NC)
12	DDC2BD(NC)
13	Horizontal Sync
14	Vertical Sync
15	Display Data Channel Clock(NC)

CN13: VGA コネクタ

解説:

CRT 接続用 VGA ポートです。

最大 1280×1024 の表示が出来ます。

高解像度に設定する場合、モアレなどの不具合を防ぐため、出来るだけ CRT への配線を短く配線するなどの適切な処置を行ってください。

CN15:ATX 電源

ピン NO.	説明	ピン NO.	説明
1	+3.3V	1 1	+3.3V
2	+3.3V	1 2	- 12V
3	GND	13	GND
4	+5V	14	Power ON/OFF Control
5	GND	15	GND
6	+5V	16	GND
7	GND	17	GND
8	POWER-OK Signal	18	- 5V
9	Standby Power	19	+5V
1 0	+12V	20	+5V

第2章 初期設定と実装

解説:

標準でATXコネクタは実装していません。。

ピン NO.	説明	ピン NO.	説明
1	NC	17	D3
2	NC	18	D4
3	NC	19	D5
4	A12	20	D6
5	A7	2 1	D7
6	A6	22	CE#
7	A5	23	A10
8	A4	24	OE#
9	A3	25	A11
10	A2	26	A 9
1 1	A1	27	A8
12	A0	28	NC
13	D0	29	NC
14	D1	30	NC
15	D2	3 1	WE#
16	GND	32	+5V

SOC1 : DiscOnChip

#### 解説:

最大 144MB の DiskOnChip が実装可能です。

コネクタピンアサイン表 (J1)

47	GND	GA4	GA3	GA2	GA1	GA0	GND
46	GND	CLK6	GND	RSV	RSV	RSV	GND
45	GND	CLK5	GND	RSV	GND	RSV	GND
44	GND	GND	GND	RSV	RSV	RSV	GND
43	GND	BRSVP2A18	BRSVP2B18	BRSVP2C18	GND	BRSVP2E18	GND
42	GND	BRSVP2A17	GND	PRST#	REQ6#	GNT6#	GND
4 1	GND	BRSVP2A16	BRSV P2B16	DEG#	GND	BRSVP2E16	GND
4 0	GND	BRSVP2A15	GND	FAL#	REQ5#	GNT5#	GND
39	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND
38	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND
37	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND
36	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND
35	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND
34	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND
33	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND
32	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND
31	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND
30	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND
29	GND	V(I/O)	BRSV P2B4	C/BE[7]#	GND	C/BE[6]#	GND
28	GND	CLK4	GND	GNT3#	REQ4#	GNT4#	GND
27	GND	CLK2	CLK3	SYSEN#	GNT2#	REQ3#	GND
26	GND	CLK1	GND	REQ1#	GNT1#	REQ2#	GND
25	GND	5V	REQ64#	ENUM#	3.3V	5V	GND
24	GND	AD[1]	5V	V(I/O)	AD[0]	ACK64#	GND
23	GND	3.3V	AD[4]	AD[3]	5V	AD[2]	GND
22	GND	AD[7]	GND	3.3V	AD[6]	AD[5]	GND
2 1	GND	3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND
19	GND	3.3V	AD[15]	AD[14]	GND	AD[13]	GND
18	GND	SERR#	GND	3.3V	PAR	C/BE[1]#	GND
17	GND	3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND
15	GND	3.3V	FRAME#	IRDY#	GND	TRDY#	GND
14			KEY	AREA			
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND
10	GND	AD[21]	GND	3.3V	AD[20]	AD[19]	GND
9	GND	C/BE[3]#	GND	AD[23]	GND	AD[22]	GND
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND
6	GND	REQ0#	GND	3.3V	CLK0	AD[31]	GND
5	GND	BRSVP1A5	BRSV P1B5	RST#	GND	GNT0#	GND
4	GND	IPMB_PWR	HEALTHY#	V(I/O)	INTP	INTS	GND
3	GND	INTA#	INTB#	INTC#	5V	INTD#	GND
2	GND	TCK	5V	TMS	TDO	TDI	GND
1	GND	5V	-12V	TRST#	+12V	5V	GND
Pin	Z	А	В	С	D	E	F

# 第2章 初期設定と実装

#### コネクタピンアサイン表 (J5)

22	GND	NC	NC	NC	NC	GND	GND
2 1	GND	NC	NC	NC	DISC_CHA NGE	GND	GND
20	GND	SIDE_ONE _SELECT	GND	NC	READ_DA TA	GND	GND
19	GND	WRITE_PR OTECT	GND	NC	TRACK00	GND	GND
18	GND	WRITE_GA TAE	GND	NC	WRITE_D ATA	GND	GND
17	GND	MOTOR_O N	GND	NC	DIRECTIO N_SELECT	GND	GND
16	GND	MOTOR_O N	GND	NC	NC	GND	GND
15	GND	DRIVE_SE LECT	GND	NC	NC	GND	GND
14	GND	INDEX	GND	NC	NC	NC	GND
13	GND	NC	NC	NC	MODE_SE LECT	NC	GND
12	GND	NC	NC	NC	NC	NC	GND
1 1	GND	NC	NC	NC	NC	NC	GND
10	GND	GND	DASP#	NC	CS1#	NC	GND
9	GND	ADR2	ADR0	NC	NC	CS0#	GND
8	GND	IOCS16#	INTRQ	NC	GND	ADR1	GND
7	GND	CSEL	IORDY	NC	GND	DMACK#	GND
6	GND	GND	IOW#	NC	GND	IOR#	GND
5	GND	NC	GND	NC	DATA15	DATA0	GND
4	GND	DATA14	DATA1	NC	DATA13	DATA2	GND
3	GND	DATA12	DATA3	NC	DATA11	DATA4	GND
2	GND	DATA10	DATA5	NC	DATA9	DATA6	GND
1	GND	DATA8	DATA7	NC	GND	<b>RESET#</b>	GND
Pin	Z	А	В	С	D	E	F

# 2.3 スイッチとジャンパなどの設定

CPUボード上のジャンパは、すぐにご使用できるように設定してあります。 変更せず、そのままご使用ください。

以下にボードのスイッチ、ジャンパなどの位置について記します。 設定を変更される場合は本説明書を読んでいただき、十分ご理解の上、ご使 用ください。



## 図 2-2 ボード上のスイッチ、ジャンパ位置

## スイッチ

SW1 : Push Button Reset スイッチ ON時、システムの強制リセットを行ないます。 このボタンは、システムの静止状態または、動作に何らか の不具合が発生した場合以外にはご使用なさらないでくだ さい。

#### LED

- PWR :本ボードの電源入力時に点灯。
- LNK : LAN 使用時点灯。
- ACT : LAN 通信時点灯。
- HDD :ハードディスク動作時点灯。

#### ジャンパ

JP1 : CARD - PCI / GX 設定用ジャンパ(3Pin) 使用する CARD - PCI / GX を決定します。 特に必要がない限り設定を変更しないでください。

1 - 2	200MHz
2 - 3	300MHz ( Default )

JP4 : CompactFlash M / S Sellect (2Pin)
 CompactFlash の Master / Slave 動作を決定します。
 また CompactFlash は Primary IDE にのみ接続されていて、BOOT で使用する際には Master、DATA 領域で使用する際には Slave 設定を行なってください。

ショート	Primary Master
オープン	Primary Slave ( Default )

JP6 : CompactFlash DASP# Enable (2Pin) CompactFlash のアクセス LED 表示設定用です。

ショート	CF LED DISABLE
オープン	CF LED ENABLE ( Default )

なお、JP6 を Disable にした場合、CompactFlash の BIOS での 認識が失敗することがあります。

JP7 : Secondary IDE Enable (2Pin) Secondary IDE の ENABLE / DISABLE 切り替えです。

ショート	SecondaryIDE ENABLE (Default)
オープン	SecondaryIDE DISABLE

JP8 : RESET INPUT (2Pin) ジャンパをショートすると Reset がかかります。Reset を 外部に接続する場合にご使用ください。通常はオープンで す。

ショート	RESET INPUT
オープン	Normal ( Default )

JP10 : VCC3V\_CORE Power Select (2Pin) CARD - PCI / GX に供給する 3.3V の Sorce を選択します。 ボード上に IC1082CT (リファレンス:U18)が実装され ている場合は Short、未実装の場合は OPEN で使用します。

ショート	$VCC3V_CORE = VCC3V$ ( Default )
オープン	Generate from VCC5V

JP11 : CPCI3.3V SWITCH CompactPCI バス上の 3.3V を使用するか否かを決定しま す。通常は使用しないでください。

1 - 2	NotSupplyCPCI3.3V INPUT ( Default )
3 - 4	IFCPCI3.3VINPUT

JP13 : V(I / O) Power Sellect (2Pin) V(I / O)が CompactPCI バスから供給されていない場合、 CompactPCI バスに出力するバッファの電源レベルを決定 します。 通常はオープンです。

1 - 2	NotSupplyCPCI3.3V INPUT
3 - 4	IFCPCI3.3VINPUT

JP16 : ISP Programmer Port

U21 CPLD の ISP 用ジャンパ(データ書き込み用)です。 ご使用された場合、不具合の原因となります。

1Pin	Vcc
2 Pin	GND
3 Pin	TCK
4 Pin	TDO
5 Pin	TDI
6 Pin	TMS

Note

プリンタポートの設定

SPP: コンパチビリティモード、ニブルモード、バイトモードにより双方 向通信を行い最大 150KBps の転送速度になります。

コンパチビリティモードは、一般にはセントロニクスモードと呼ばれており、 パソコンから周辺機器へ8ビットデータ転送を行うことができます。ニブル モードは周辺機器からパソコンの方向にステータスラインを使って8ビッ トデータを4ビットづつ2回に分けて転送します。バイトモードも周辺機 器からパソコンへデータラインを使って8ビットデータを転送します。

EPP(Enhanced Parallel Port)

: EPP は,パラレルポートへ入出力するデータをラッチなしで直接書くか, または読み込むことによって, パラレルポートのスループットを高めたモ ードです。プリンタ以外の周辺機器(CD-ROM,LAN 等)で使われています。 データのリードライトサイクルは ISA バス相当の 1 µ sec で行われ、500K ~ 2MBps の転送速度になります。

EPP1.7 と EPP1.9 はプロトコルの違いです。

ECP(Extended Parallel Port)

: IBM AT と PS/2 のコンパチブルなモードです。双方向通信がサポートされており、プリンタ、スキャナ等で使われています。EPP をより高速化するために FIFO バッファ、DMA 転送、データ圧縮 RLE(Run Length Encoded)を使った転送プロトコルが追加されています。

基本的に SPP モードの機能もエミュレートするようになっていますので、 SPP モードで使用することは可能です。しかしながら、実際にご利用のプ リンタがそのような仕様になっていない場合もあります。

# 第3章 BIOSセットアップ

第3章 BIOS セットアップ

#### 3.1 メニューと項目

BIOS のセットアップでは、システムの基本的な設定を行います。 設定内容はバッテリでバックアップされた CMOS RAM に保存されます。

#### セットアップ画面の呼び出し

本製品の電源を投入した時にすぐに < Del > キーを押すとセットアップ画 面を呼び出すことができます。

#### セットアップ画面でのキー操作について 前の項目に移動します。 次の項目に移動します。 左の項目に移動します。 右の項目に移動します。 メインメニューにいるとき - 変更を保存しないで終了します。 Esc 他のメニューにいるとき - メインメニューに戻ります。 数値を増やすか、設定を変更します。 PgUp / "+" PgDn / "- "数値を減らすか、設定を変更します。 ヘルプを表示します。ただし、メインメニューでは表示しま F1 せん。 (Shift)F2 画面の色を変更します。 予約 F3 予約 F4 以前の CMOS の値を CMOS から呼び出します。ただし、下 F5 のウィンドウにF5キーの説明が出ていないときには機能しま せん。 BIOS のデフォルトテーブルよりデフォルトの CMOS の値を F6 呼び出します。ただし、下のウィンドウに F6 キーの説明が出 ていないときには機能しません。 工場出荷の設定を呼び出します。ただし、下のウィンドウに F7 F6キーの説明が出ていないときには機能しません。 予約 F8 予約 F9 すべての設定を保存します。ただし、メインメニューにいる F10 ときのみ機能します。

ヘルプ画面呼び出し

メインメニューにいるときは、画面の下部に選択した項目の説明が表示され ます。 その他のメニューにいるときは < F1 > キーを押すとヘルプ画面がポップア ップ表示されます。ヘルプ画面を抜け出すには、 < F1 > キーか < Esc > キー を押します。

RON FCI/ISA BIDS (21434001) CNOS SETUP UTILITY LVARD SOFTWARE, INC.			
STANDARD CMCS SETUP	INTEGRATED PERIPHERALS		
BIOS FEATURES SETUP	SUPERVISOR PASSWORD		
CHIPSET FEATURES SETUP	USER PASSWORD		
POUER MANAGEMENT SETUP	IDE HDD AUTO DETECTION		
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP		
LOAD FIOS DEFAULTS	EXIT WITHOUT SAVING		
LOAD SETUP DEFAULTS			
Esc : Quit F10 : Save & Exit Setup	$ \begin{array}{ccc} \uparrow & \downarrow \rightarrow \leftarrow & : \mbox{ Select Item} \\ (\mbox{Shift})F2 & : \mbox{ Change Color} \end{array} $		

3.2 STANDARD CMOS SETUP  $\checkmark = =$ 

Standard CMOS Setup には次のような項目があります。

Date(mm:dd:yy) 現在の日付を入力します。

Time(hh:mm:ss) 現在の時間を入力します。

Primary(Secondary)Master &Slave

ハードディスクのタイプとモードを指定します。通常は両者と も AUTO を選択してください。

タイプは

- Auto: BIOS に HDD のタイプを自動で設定させるときに選択します。
- User: ユーザーが HDD のタイプを設定するときに選択。

None: IDE HDD が接続されていない場合、または CD-ROM のような HDD 以外のデバイスが接続されているときに選 択します。

モードは

- Auto: BIOS に HDD のモードを自動で設定させるときに選択します。
- Normal: 528MB 以下の IDE HDD を使用しているときに選択します。
- LBA: 528MB 以上の E-IDE HDD を使用しているときに選択します。

Large:Large IDE HDD を使用しているときに選択します。

注意事項:

1.CD-ROM を接続するときは None、SCSI ハードディスクのときは None、ESDI ハードディスクのときは Type1 を選択してください。 2.タイプで AUTO を選択したときはモードも AUTO を選択してく ださい。

3.HDD のタイプやモードについて質問があるときは HDD の製造 元にお尋ねください。 Drive A &B

A およびB ドライブの FDD の種類を選択してください。

Halt on

起動時に行なうハードウェアチェックの種類を選択します。もし、支障があれば、一時停止してエラーメッセージが表示されます。

All Errors:何らかのエラーが生じたら止まるようにする。

No Errors: すべてのエラーを無視する。

All,But Diskette: FDD 以外のすべてのエラーを表示する。

All,But Keyboard: キーボード以外のすべてのエラーを表示する。

All,But Disk/Key:キーボードと FDD 以外のすべてのエラーを表示する。

#### 3.3 BIOS FEATURES SETUP メニュー

コンピュータの起動および動作状態を設定します。

#### **Boot Virus Detection**

ブートセクタに感染するウィルスをチェックします。 Disabled :チェックしません。 Enabled :チェックします。

#### CPU Internal Cache

CPU の内部キャッシュの有効/無効を設定します。 Disabled :無効にします。 Enabled :有効にします。

#### Quick Power On Self Test

システム起動時の Power On Self Test(POST)の実行回数を選択しま す。これを有効にすると、例えば、メモリカウントは1回に短縮され ます。

Disabled :複数回実行します。

Enabled:1回だけ実行します。起動時間を短くすることができます。

#### Boot Sequence

システムを起動するドライブを選択します。システムファイルをこ の順番で検索し、最初にシステムファイルが見つかったドライブか ら起動します。

「A,C,SCSI」を選択するとA C SCSIの順に検索します。

#### Boot Up Floppy Seek

起動時に FDD のシーク動作を行うかを選択します。 Disabled :シーク動作を行いません。 Enabled :シーク動作を行います。

#### Boot Up NumLock Status

起動時の NumLock の状態を設定します。 Off:NumLock が押されていない状態にします。 On:NumLock が押された状態にします。

#### Gate A20 Option

Gate A20 の制御の方法を指定します。 Gate A20 は 1MB 以上のアドレスへのメモリアクセスに用いられ る手法で、Normal に設定するとキーボードコントローラにより扱わ れるが、Fast 設定にするとチップセットにより Gate A20 が扱われ、 高速なメモリアクセスが可能になります。

Normal: IBM PC/AT 互換 Fast: 高速

#### **Typematic Rate Setting**

Typematic Rate と Typematic Delay の設定を変更します。

Disabled :Typematic Rate 、Typematic Delay を固定値(6 文字/秒、 250ms)に設定します。

Enabled :Typematic Rate と Typematic Delay の値を任意に変更します。

#### Typematic Rate (Chars/Sec)

1 秒間のキーリピート回数を選択します。 6/8/10/12/15/20/24/30 文字/秒

#### Typematic Delay (Msec)

最初のキー入力から次のキー入力を受け付けるまでの時間を選択しま す。

250/500/750/1000ms

#### Security Option

パスワードの入力を要求するタイミングを選択します。 Setup:CMOS Setup プログラム実行時にパスワードを要求します。 System:システム起動時とCMOS Setup プログラム実行時にパス ワードを要求します。

#### PCI/VGA Palette Snoop

PCI のビデオカードと、ISA や VESA のビデオカードや MPEG カ ードを使用するときに正常な色が表示されない場合があります。 そのときにこの項目を有効にしてください。 ビデオカードで指示があるときに[Enabled]を選択します。 Disabled :スヌープ処理を行いません。 Enabled :スヌープ処理を行います。

#### OS/2 Onboard Memory >64M

OS/2 で、64MB 以上のメモリを使用する場合に[Enabled]を選択します。

Disabled:64MB 以上のメモリを使用しません。

Enabled :64MB 以上のメモリを使用します。

#### **Report No FDD For WIN 95**

Windows 95 使用時に、Windows 95 にレポートする FDD 状態値を 選択します。

Yes: FDD なし、を常に返す

No: FDD の接続状態にしたがった値を返す

Video ROM BIOS Shadow

ビデオ BIOS を RAM 上に転送して実行する(シャドウ処理)かを選択 します。RAM 上で実行すると処理スピードを上げることができます。 Disabled :RAM に転送せず、ROM 上で実行します。 Enabled :RAM に転送して実行します。 C8000-CBFFF Shadow D0000-D3FFF Shadow D4000-D7FFF Shadow D4000-D7FFF Shadow D8000-DBFFF Shadow DC000-DFFFF Shadow (拡張 BIOS のシャドウ処理の設定) C8000h から DFFFFh までに割り当てられる拡張カード上の BIOS ROM を RAM に転送して実行するかを設定します。 Disabled :RAM に転送せず、ROM 上で実行します。 Enabled :RAM に転送して実行します。

#### 3.4 CHIPSET FEATURES SETUP メニュー

このメニューはメインボード上のチップセットに関係しています。チップセットについて詳しいユーザー以外の方には下記の項目以外はデフォルトの 設定でご使用ください。

# **3.5 POWER MANAGEMENT SETUP メニュー** 省電力モードに関するメニューです。

Power Management 省電力モードの度合いを設定します。 Disable:省電力モードを無効にします。 User Define:省電力モードに関する各種設定をユーザーが設定でき ます。 Min Saving:省電力モードに関するタイマ設定の最大値が使われます。

Max Saving: 省電力モードに関するタイマ設定の最小値が使われます。

#### Video Standby Mode

Video Standby Mode に移行する時間を指定します。
Disable :Standby Mode に移行しません。
4 Sec 2 Min :4 秒から2 分を選択します。

#### Stanby Mode

システム が使われなくなってから何分後にスタンバイモードに移行 させるかを設定します。

Disable : Standby Mode に移行しません。 1Min - 1 Hour : 1 分から 1 時間を選択します。

#### HDD Power Down

システム が使われなくなってから何分後に IDE HDD を省電力モー ドに移行させるかを設定します。

#### Modem Use IRQ

MODEM が使用する割り込み番号を選択します。 N/A:IRQ を使用しません。 3/4/5/7/9/10/11 のいずれかが選択できます。

#### **RING POWER ON Controller**

Ring Power On 機能を設定します。 Disabled:機能を無効にします。 Enabled:機能を有効にします。

#### **NET POWER ON Controller**

LAN Wake Up 機能を設定します。 Disabled:機能を無効にします。 Enabled:機能を有効にします。

#### **RTC** Alarm Function

アラーム機能(指定した時刻に電源 ON)を設定します。
 Disabled:機能を無効にします。
 Enabled:機能を有効にします。

#### Soft-off by PWR-BTTN

PWR-BTTN が押された時の動作を指定します。 Instant-Off: 押下された時点ですぐに電源を切ります。 Delay 4 Sec: 4 秒間押下しつづけると電源を切ります。4 秒以内 の時には、Standby Mode に移行します。

#### 3.6 PNP/PCI CONFIGURATION メニュー

このセクションでは PCI バスの設定を行ないます。このセクションは技術 的な内容になりますので、PCI バスに関して詳しい知識をお持ちのユーザ ー以外の方はデフォルトの設定でご使用ください。

#### PNP OS Installed

初期設定[No]で使用します。

#### Resource Controlled by

Award Plag & Play BIOS は、この項目を Auto に設定することによ リブート時に PnP 対応デバイスの各種設定を自動で行なってくれま す。しかし、PnP 対応 OS を使わない限りは意味を成さないので、利 用する OS により Auto か Manual を選択してください。

#### **Reset Configuration Data**

この項目は PnP/PCI のコンフィギュレーションデータをリセットするかを決めます。

#### PCI IRQ Activated by

PCI バスが、デバイスからの IRQ サービスの要求をどのように 認識するかを設定します。特に指定された場合以外はデフォル トの設定(Level)を使用してください。

#### IRQ-X assigned to

(IRQ 信号の設定)
 各 IRQ 信号ごとに使用する拡張カードを設定します。
 Legacy ISA : PnP に対応していない ISA カードで使用します。
 PCI/ISA PnP : PnP に対応した拡張カードで使用します。

#### DMA x assinged to

(DMA チャネルの設定) 各 DMA チャネルごとに使用する拡張カードを設定します。 Legacy ISA: PnP に対応していない ISA カードで使用します。 PCI/ISA PnP: PnP に対応した拡張カードで使用します。

#### Used MEM base addr

PnP に対応していない ISA カードで使用するメモリ領域を設定します。

N/A:メモリ領域を使用しません。 C800 - DC00:アドレスを指定します。 8K/16K/32K/64K:サイズを指定します。

# 3.7 INTEGRATED PERIPHERALS $\checkmark = -$

周辺機器に関する設定を行います。

#### IDE HDD Block Mode

HDD コントローラがブロックモード転送を行なうかどうかを設定します。

Primary IDE Channel

オンボード上の IDE コントローラを使用するか設定します。 Disable :使用しません。 Enable :使用します。

#### Master Drive PIO Mode

IDE の動作モードを設定します。 Auto :自動設定します。 Mode 0/1 /2/3/4 :動作モードを指定します。

#### Slave Drive PIO Mode

IDE の動作モードを設定します。 Auto :自動設定します。 Mode 0/1 /2/3/4 :動作モードを指定します。

IDE Primary Master UDMA

HDD を Ultra DMA ノードで使用するか設定します。 Disable :使用しません。 Enable :使用します。

IDE Primary Slave UDMA HDD を Ultra DMA ノードで使用するか設定します。 Disable :使用しません。 Enable :使用します。

KBC Input Clock KB Controller の入力クロックを選択します。 8MHz/1 2MHz/1 6MHz : 動作クロックを選択します。

On board FDC Controller 本製品上の FDC を有効にするか無効にするかを設定します。

On board Serial Port 1 /On board Serial Port 2 本製品上のシリアルポートの設定を変更します。

On board Parallel

パラレルポートの I/O アドレスと IRQ の設定を決めます。 もし、PIO ポートを拡張ボードを使って増やす場合、衝突しないよう に I/O アドレスや IRQ を割り当ててください。

Parallel Port Mode パラレルポートのモードを Normal 、 EPP 、 ECP 、 ECP+EPP の なかから選択してください。

Video Memory Size Video Memory の設定 1.5M. 2.5M, 4.0M

**Display Selection** CRT 設定で固定にしてください

# 3.8 LOAD BIOS DEFAULT メニュー

初期設定値を読み込みます。

一番低いシステムパフォーマンスとなるように設定されており、トラブルが 発生してシステムの動作がおかしくなったときに使います。

# 3.9 LOAD SETUP DEFAULT メニュー

BIOS 設定の内容を工場出荷時のデフォルト値に設定します。

#### 3.10 SUPERVISOR PASSWORD メニュー

スーパーバイザパスワードを設定すると管理者のみ BIOS の設定を変更で きるようになります。そして、Security Option で"System"を選んだとき、 ブート時にパスワードが要求されるようになります。

パスワードを設定するときは、パスワードのメニューを選択し

ENTER PASSWORD:と表示されたときに、パスワードを入力して<Enter>を押すと設定されます。

また、パスワードを無効にするときは上の画面のときに、何も入力せずに <Enter>キーを押せば、無効になります。

BIOS Features Setup の Security Option において、いつパスワードが要求されるかどうかを設定できます。"System"と設定した場合は、システム 起動時と BIOS セットアップに入る時にパスワードが要求されます。 "Setup"と設定した場合は、BIOS セットアップに入る時のみパスワードが 必要となります。

#### 3.11 USER PASSWORD メニュー

ユーザーパスワードを設定すると、ユーザーは BIOS の設定メニューに入ることはできますが、設定内容を変更することはできません。

#### 3.1 2 IDE HDD DETECTION $\checkmark = -$

IDE HDD のパラメータを BIOS が自動で読み出し、IDE HDD のコンフ ィギュレーションを行ないます。ここで検出された値は、Standard CMOS Setup の HARD DISKS に自動的に入力されます。

#### 注意事項:

HDD のタイプやモードについて質問があるときは HDD の製造元 にお尋ねください。

# 第4章 その他の機能

第5章 製品仕様

#### 4.1 ウォッチドッグタイマ機能

本ボードに搭載しているウォッチドッグタイマを使用することにより、プロ グラムが永久ループに入ったり、C P U の暴走などの異常を検出することが できます。

#### I/Oポートの詳細

I/O アドレス	リード	ライト
300H	ウォッチドッグタイマ	ウォッチドッグタイマ
	リロードレジスタ	コントロールレジスタ

#### ウォッチドッグタイマコントロールレジスタ

I/O アドレス=300h

Output

Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
_	-	WDTC	WDTS	-	WDT2	WDT1	WDT0

#### WDTC、WDTS

- :本ビット群で、ウォッチドッグタイマのディゼーブル / イネーブ ルおよび、動作モードの設定をします。
- 00:ウォッチドッグタイマをディゼーブルにする
- 01:ウォッチドッグタイマをディゼーブルにする
- 10:ウォッチドッグタイマ(RESETモード)をイネーブルに する
- 11:予約
- $WDT2 \sim WDT0$ 
  - :本ビット群への設定値が、ウォッチドッグタイマのタイムアウト 値として設定されます。
  - 000:1秒に設定
  - 001:2秒に設定
  - 010:4秒に設定
  - 011:8秒に設定
  - 100:16秒に設定
  - 101:32秒に設定
  - 110:64秒に設定
  - 111:128秒に設定

第5章 製品仕様

### ウォッチドッグタイマリロードレジスタ

I/O アドレス=300h

Input

Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
-	-	-	-	-	-	-	-

本レジスタをリードすると、WDT2~WDT0の設定値が、ウォ ッチドッグタイマへ再設定されます。リード時のデータは意味のな いデータです。 第5章 製品仕様

#### 4.2 温度監視機能

本ボードに搭載している温度監視機能を使用することにより、システムの異 常な温度上昇を検出することが可能になります。

温度監視ICとして、ナショナルセミコンダクタ製 LM74CIM-5を 使用しています。

#### I/Oポートの詳細

I/O アドレス	リード	ライト
301H	温度測定データレジスタ	温度測定コントロール
		レジスタ

#### 温度測定コントロールレジスタ

Output

I/O アドレス=301h

Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
_	—	_	DIR	—	CS	SC	SO

CS:温度センサのチップセレクトです。

1: C S ラインを"Hi"にします。

SC:温度センサとのシリアル通信用クロックを発生します。

1 : S C ラインを"Hi"にします。

DIR:シリアル通信のデータ入出力方向を決定します。

0: SI/Oラインを入力として使用します。(SOビット無効)

1: SI/Oラインを出力として使用します。(SOビット有効)

SO:シリアル通信のデータ出力ビットです。 0:SI/Oラインを"Low"にします。 1:SI/Oラインを"Hi"にします。 温度測定データ

I/O アドレス=301h

Input							
Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
-	-	-	-	-	-	-	SI

SI:シリアル通信のデータ入力ビットです。

0:SI/Oラインが"Low"になっています。

1:SI/0ラインが"Hi"になっています。

Audioの資源割り当てに関して

Windows98等のOSを使用するとPnPで Audioデバイスが インストールされますが本ボードはAudio機能を搭載しておりません。 I/O MAP 220H上にAudioのポートが割り当てられています。 不具合がある場合はBIOS上でI/Oポートを変更することができます。

# 第5章 製品仕様

ブロック図



項目	仕様
モジュール	EPSON 社製 CARD - PCI/GX
CPU	National Semiconductor 社製
	GeodeGXLV 200MHz / 300 MHz
システム	シンクロナスDRAM 64MB/128MB
メモリ	
キャッシュ	L1 - 16KB(内蔵)
メモリ	
BIOS	Phoenix 社製 AWARD BIOS
チップセット	National Semiconductor 社製 GeodeCS5530
	(コンパニオンチップ)
Video	National Semiconductor 社製 GeodeCS5530
	最大解像度:1280×1024(256 色)
	最大表示色:1024×768 (64K 色)
グラフィック	R A M 最大 4 M B (メインメモリの 1 部を使用)
シリアル	Ch1: RS - 232C
ポート	Ch2:RS-232C/422/485切替可能
	RS-232Cは非同期転送(調歩同期)16550互換
パラレル	$\times 1 \pi - F(SPP/ECP/EPP)$
ポート	
KB/マウス	×1(分岐ケーブル付属)
LAN	10 Base-T / 100Base-TX
	Intel 社製 82559ER
CompactFlash	TypeI または TypeII×1 スロット IDE モード
IDE	×2 UDMA33対応(CFを除く)
	Primary E - IDEコイクタ オンボードCompactElash(TrueIDE Mode)
	ジャンパ設定により以下の設定が可能
	CompactFlashのMaster/Slave切り替え
	Secondary オンボードコネクタ
	PIO転送、ジャンパ設定により切り離しか可
FDD	
	2 七一ド対心 (720MB/1.44MB)
その他	
	その他の2次記憶 DiskOnChip(MAX144MB)
	WDT(WatchDogTimer)

a P C I - 9 0 2 0 基本什樣

外形寸法	CompactPCI 規格準拠 6 Uサイズ
	(160.0mm×233.35mm コネクタ / パネル部を除く)
パネル	幅 :8HP(2スロット)
	高さ:6U
電源電圧	5 V ( + 1 2 V はパネル面に出力 )
	Ⅴ(1/0) 5 Ⅴ / 3.3Ⅴ 切り替え可能(ジャンパ設定による)
動作温度範囲	温度:0 ~ +50
	湿度:20~ 80%(ただし結露無きこと)
消費電流	1.5A/5V (TYP。)
保証期間	3年間(36ヶ月) (オプション品をのぞく)

# E-mail

#### 240-0005

# 134 YBP

1F

- Tel
   045-333-0335

   Fax
   045-331-7770
- E-mail support@adtek.co.jp

 $10 \quad 12 \quad 1 \quad 5$ 

CompactPCI CPU

2001 10 05

240-0005 134 YBP 1F el 045-331-7575 Fax 045-331-7770

CPCI-050-011005 © ADTEK SYSTEM SCIENCE Co.,Ltd. 2001