

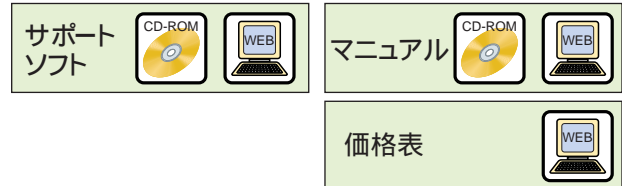
CFカード CPLD搭載



PLUG MAGIC Series

AXC-PL01

AXC-PL01は内蔵CPLDを自由にプログラミングすることが可能な多目的CFカードです。Verilog・HDL(ハードウェア記述言語)の学習にも最適です。



特長

- 試作・評価・実験などに最適なCPLDを搭載したCFカード
- カード情報(CIS)を格納するためのパラレルEEPROMを搭載
- CF I/F部のVerilog・HDLソースを標準添付。短時間で目的のCFカードが作成可能
- 144マクセルISP CPLD (XILINX XC935144XL)を搭載
- ザイリンクス社製無償デザインツールSE WebPACKにより開発が可能
- DIPスイッチの操作によりCPLDのプログラムモードへ切替が可能
- CFカード作成時に必要なCPLDのプログラム回路と評価用のスルーホールエリア(部品実装エリア)を持つAXC-PL01MB基板を標準添付
- 開発サポートディスクを標準添付

製品仕様

AXC-PL01(CFカード部分)

I/F仕様	CompactFlash Specification Revision 1.4準拠CF+
I/O仕様	Dsub15pin 3.3V CMOS Level
外部出力数	CPLDから外部へ最大入出力14点、GND 1点
外形	CompactFlash Specification Revision 1.4準拠CF+ TYPE カード
対応OS	Pocket PC 2003
電源	3.3Vシステムのみ対応 CompactFlashホスト側から供給
プログラム可能回数	最大10000回のプログラム/消去が可能

AXC-PL01MB(CPLDプログラム、動作確認用基板)

I/O仕様	Dsub15pinオスコネクタ1(CPLDプログラム使用時) Dsub15pinオスコネクタ2(動作確認時使用) Dsub25pinオスコネクタ(AXC-PL01内部CPLDプログラム時使用)
基板外形	170.0(W)×100.0(D)mm(突起部は含まず)
電源	DC5V±5% 付属ACアダプタより供給
動作確認用回路	動作確認用LED 14点 動作確認用DIPスイッチ14点
スルーホールエリア	約53.0mm×55.0mm(0.90mm2.54mmピッチスルーホール)
スルーホールエリア供給電源	3.3V500mA (AXC-PL01MB内部回路より供給) 5.0V500mA (AXC-PL01MB内部回路より供給)